

Contrôle :
ARCHITECTURE DES ORDINATEURS

M. EL MAJDOUB
3ISI

Aucun document n'est autorisé

Durée : 1H30.

1.	Le bus d'adresse est unidirectionnel :
<input type="checkbox"/>	Oui,
<input type="checkbox"/>	Non.
2.	Le bus de données est unidirectionnel :
<input type="checkbox"/>	Non,
<input type="checkbox"/>	Oui.
3.	Un système d'exploitation permet de:
<input type="checkbox"/>	Transformer le matériel en une machine virtuelle,
<input type="checkbox"/>	Exploiter les ressources CPU au maximum,
<input type="checkbox"/>	Optimiser l'utilisation des ressources (matérielles et logicielles).
4.	Un processus est :
<input type="checkbox"/>	La partie dynamique d'un programme,
<input type="checkbox"/>	La partie statique d'un programme,
<input type="checkbox"/>	Un logiciel.
5.	Une tâche est :
<input type="checkbox"/>	Un logiciel de divertissement,
<input type="checkbox"/>	Un processus sous un système d'exploitation,
<input type="checkbox"/>	Une exécution de programme.
<input type="checkbox"/>	Un mouvement de données dans les périphériques.
6.	On appelle ressource est :
<input type="checkbox"/>	Tout ce qui est nécessaire à l'avancement d'un processus,
<input type="checkbox"/>	Processus actif,
<input type="checkbox"/>	Processus élu.
7.	On appelle Ordonnanceur :
<input type="checkbox"/>	Un processus,
<input type="checkbox"/>	La stratégie d'attribution des ressources aux processus qui en font la demande,
<input type="checkbox"/>	Un coprocesseur.
8.	L'architecture logicielle "classique" d'un ordinateur est :
<input type="checkbox"/>	Le système d'exploitation au-dessus du matériel,
<input type="checkbox"/>	L'application au-dessus du matériel,
<input type="checkbox"/>	Les applications au-dessus du système d'exploitation,
<input type="checkbox"/>	Le système d'exploitation à côté des applications.
9.	Le clavier :
<input type="checkbox"/>	Fait partie de l'unité centrale,
<input type="checkbox"/>	Est relié directement à l'écran,
<input type="checkbox"/>	Est un périphérique d'entrée,
<input type="checkbox"/>	Est géré par le système d'exploitation.
10.	Le multitâche :
<input type="checkbox"/>	Nécessite d'avoir en mémoire centrale plusieurs tâches simultanément,
<input type="checkbox"/>	Permet de commencer l'exécution d'un second programme alors qu'un premier est déjà en exécution, chacun s'exécutant à tour de rôle,

<input type="checkbox"/>	Ne permet pas le multi-utilisateur.
11.	Qu'est-ce qu'un programme libre?
<input type="checkbox"/>	Un programme dont le code source est secret et qu'on ne peut pas modifier,
<input type="checkbox"/>	Un programme qui vient d'être commercialisé,
<input type="checkbox"/>	Un programme dont on peut avoir le code source et qu'on peut modifier.
12.	Les extensions POSIX ont pour but :
<input type="checkbox"/>	La standardisation des réseaux,
<input type="checkbox"/>	Rendre les applications plus portables,
<input type="checkbox"/>	La standardisation des applications à temps réel.
13.	La loi de Moore dit que : la capacité d'intégration ou l'évolution de la complexité des microprocesseurs double:
<input type="checkbox"/>	Tous les deux ans.
<input type="checkbox"/>	Tous les quatre ans.
14 .	Les microprocesseurs adoptent l'architecture de :
<input type="checkbox"/>	Harvard
<input type="checkbox"/>	Von Neumann
15.	Les microprocesseurs sont des circuits:
<input type="checkbox"/>	CISC
<input type="checkbox"/>	RISC
16.	Le rôle du Northbridge est :
<input type="checkbox"/>	La gestion de la mémoire et du bus AGP
<input type="checkbox"/>	La gestion des autres périphériques
17.	Le rôle du Southbridge est:
<input type="checkbox"/>	La gestion des autres périphériques
<input type="checkbox"/>	La gestion de la mémoire et du bus AGP
18 .	MFLOPS est :
<input type="checkbox"/>	Une partie du chipset
<input type="checkbox"/>	Une unité de mesure de performances de l'architecture
19.	Les caractéristiques d'une mémoire sont :
<input type="checkbox"/>	Vitesse d'accès
<input type="checkbox"/>	Coût
<input type="checkbox"/>	Le nombre de broche
<input type="checkbox"/>	Capacité de stockage
20.	1To est :
<input type="checkbox"/>	2^{40} Octets
<input type="checkbox"/>	2^{50} Octets
21.	Registre de CPU :
<input type="checkbox"/>	Sert au stockage des opérandes et des résultats intermédiaires.
<input type="checkbox"/>	Sert de tampon entre le CPU et la mémoire centrale.
<input type="checkbox"/>	utilisée pour le rangement des informations, contient le programme à exécuter.
<input type="checkbox"/>	Sert de tampon entre mémoire centrale et mémoire de masse.
<input type="checkbox"/>	Tous les systèmes d'archivage comme le disque dur, la bande magnétique, CD, ...
22.	Mémoire cache :
<input type="checkbox"/>	Sert au stockage des opérandes et des résultats intermédiaires.
<input type="checkbox"/>	Sert de tampon entre le CPU et la mémoire centrale.
<input type="checkbox"/>	utilisée pour le rangement des informations, contient le programme à exécuter.
<input type="checkbox"/>	Sert de tampon entre mémoire centrale et mémoire de masse.

<input type="checkbox"/>	Tous les systèmes d'archivage comme le disque dur, la bande magnétique, CD, ...
23. Mémoire centrale (RAM) :	
<input type="checkbox"/>	Sert au stockage des opérandes et des résultats intermédiaires.
<input type="checkbox"/>	Sert de tampon entre le CPU et la mémoire centrale.
<input type="checkbox"/>	utilisée pour le rangement des informations, contient le programme à exécuter.
<input type="checkbox"/>	Sert de tampon entre mémoire centrale et mémoire de masse.
<input type="checkbox"/>	Tous les systèmes d'archivage comme le disque dur, la bande magnétique, CD, ...
24. Mémoire d'appui :	
<input type="checkbox"/>	Sert au stockage des opérandes et des résultats intermédiaires.
<input type="checkbox"/>	Sert de tampon entre le CPU et la mémoire centrale.
<input type="checkbox"/>	utilisée pour le rangement des informations, contient le programme à exécuter.
<input type="checkbox"/>	Sert de tampon entre mémoire centrale et mémoire de masse.
<input type="checkbox"/>	Tous les systèmes d'archivage comme le disque dur, la bande magnétique, CD, ...
25. Mémoire de masse :	
<input type="checkbox"/>	Sert au stockage des opérandes et des résultats intermédiaires.
<input type="checkbox"/>	Sert de tampon entre le CPU et la mémoire centrale.
<input type="checkbox"/>	utilisée pour le rangement des informations, contient le programme à exécuter.
<input type="checkbox"/>	Sert de tampon entre mémoire centrale et mémoire de masse.
<input type="checkbox"/>	Tous les systèmes d'archivage comme le disque dur, la bande magnétique, CD, ...
26. La ROM	
<input type="checkbox"/>	Est une mémoire morte où l'on peut lire uniquement, elle est non volatile
<input type="checkbox"/>	Programmable une seule fois par l'utilisateur, très peu utilisée en informatique.
<input type="checkbox"/>	Est sur le même principe que la PROM mais peut être reprogrammée plusieurs fois après effacement aux ultraviolets.
<input type="checkbox"/>	Est une ROM programmables et effaçables électriquement.
27. La PROM	
<input type="checkbox"/>	Est une mémoire morte où l'on peut lire uniquement, elle est non volatile
<input type="checkbox"/>	Programmable une seule fois par l'utilisateur, très peu utilisée en informatique.
<input type="checkbox"/>	Est sur le même principe que la PROM mais peut être reprogrammée plusieurs fois après effacement aux ultraviolets.
<input type="checkbox"/>	Est une ROM programmables et effaçables électriquement.
28. La EPROM	
<input type="checkbox"/>	Est une mémoire morte où l'on peut lire uniquement, elle est non volatile
<input type="checkbox"/>	Programmable une seule fois par l'utilisateur, très peu utilisée en informatique.
<input type="checkbox"/>	Est sur le même principe que la PROM mais peut être reprogrammée plusieurs fois après effacement aux ultraviolets.
<input type="checkbox"/>	Est une ROM programmables et effaçables électriquement.
29. La EEPROM	
<input type="checkbox"/>	Est une mémoire morte où l'on peut lire uniquement, elle est non volatile
<input type="checkbox"/>	Programmable une seule fois par l'utilisateur, très peu utilisée en informatique.
<input type="checkbox"/>	Est sur le même principe que la PROM mais peut être reprogrammée plusieurs fois après effacement aux ultraviolets.
<input type="checkbox"/>	Est une ROM programmables et effaçables électriquement.
30. Full-duplex est un mode de transmission :	
<input type="checkbox"/>	Bidirectionnelle à l'alternat
<input type="checkbox"/>	Bidirectionnelle simultanée